

Verwendbarkeit beachten!

BOSS-NR. 40300

<b>Modul INF-ML-102: Hardware-Praktikum und Seminar BK</b>				
Element 1 basiert auf:				
INF-BSc-105: Hardware-Praktikum (Bachelor Informatik / Angewandte Informatik)				
Element 2 basiert auf:				
INF-MSc-102: Seminar (Informatik Lehramt Master)				
Modul ähnelt:				
INF-ML-103: Hardware-Praktikum ET und Seminar BK				
<b>Studiengang: Master Lehramt Informatik BK</b>				
<b>Turnus</b>	<b>Dauer</b>	<b>Studienabschnitt</b>	<b>Credits</b>	<b>Aufwand</b>
jedes Semester	2 Semester	1.-3. Semester	7	210 (75/135)
<b>1</b>	<b>Modulstruktur</b>			
	<b>Nr.</b>	<b>Element / Lehrveranstaltung</b>	<b>Typ</b>	<b>Credits</b>
		<b>SWS</b>		
	1	Hardware-Praktikum	P	4
	2	Seminar	S	3
<b>2</b>	<b>Lehrveranstaltungssprache:</b> deutsch			
<b>3</b>	<b>Lehrinhalte</b>			
	<p>Ziel des <u>Hardware-Praktikums</u> ist die Festigung der Inhalte der Veranstaltung „Rechnerstrukturen“ in Form eines Praktikums. Die Studierenden sollen „hands-on experience“ bei Umgang mit Ausführungsplattformen und deren technischen Grundlagen bekommen. Darüber hinaus werden in beschränktem Umfang Erweiterungen vorgenommen, soweit diese zum Verständnis von Ausführungsplattformen sinnvoll und eine Behandlung im Rahmen eines Praktikums angemessen sind.</p> <p>Zu den Inhalten gehören: die Repräsentation logischer Zustände durch elektronische Signale, Gatterbausteine (einschl. innerem Aufbau), Signalverläufe, Logikoptimierungen, Schaltnetze, Logische Grundschaltungen, (De)Multiplexer, (De)Codierer und Flip-Flops.</p> <p>Weiterhin werden Rechnerarithmetik und zugehörige Schaltungen sowie Automaten und deren Realisierungen behandelt.</p> <p>Im Kontext von Rechnern erfolgt eine Darstellung des Mikroprozessorkerns und Speichern sowie der Datenübertragung und Sensoren und Aktuatoren.</p> <p><i>Literatur:</i></p> <ul style="list-style-type: none"> <li>• Temme: Skript HAPRA, Fak. f. Informatik</li> <li>• W. Oberschelp, G. Vossen: Rechneraufbau und Rechnerstrukturen, Oldenbourg, 2006</li> <li>• Hennessy/Patterson: Computer Organization: The hardware/ software interface, 4. Auflage, 2011</li> <li>• H. Bähring: Mikrorechnertechnik</li> </ul> <p>Im <u>Seminar</u> soll neuere, forschungsrelevante Literatur gelesen werden, um die Studierenden mit aktuellen Ansätzen in der Forschung eines speziellen Gebiets vertraut zu machen. Die Inhalte der Lehrveranstaltung ergeben sich im Wesentlichen aus der Themenstellung des Seminars. Die Literatur hierzu wird entweder vorgegeben oder, einem gestellten Thema als Leitlinie folgend, von den Seminarteilnehmern selbst gesucht. Ihre Inhalte werden zu einer selbstständigen Präsentation von den Seminarteilnehmern aufbereitet und vorgetragen. Eine Ausarbeitung, die hohen Grad an Selbstständigkeit zeigen soll, manifestiert darüber hinaus die eigenständige Auseinandersetzung der Teilnehmer mit dem Thema und verdeutlicht die Fähigkeit, ein wissenschaftliches Thema schriftlich darzustellen</p>			

4	<p><b>Kompetenzen</b></p> <p>Nach dem Besuch des <i>Hardware-Praktikums</i> sollen die Studierenden in der Lage sein, Grundlagen der technischen Informatik auf geeignete Demonstrationsumgebungen abzubilden und zu demonstrieren. Sie sollen grob skizzierte Hardware- und gemischte Hardware/Software-Systeme bis zu deren Simulierbarkeit bzw. Ausführbarkeit in einer solchen Umgebung vervollständigen können. Insbesondere sollen sie einfache, in der Regel digitale Hardware-Strukturen mittels geeigneter Elektronik-Entwurfsumgebungen modellieren und simulieren können.</p> <p>Nach der erfolgreichen Teilnahme am <i>Seminar</i> sollen Studierende in der Lage sein, die Anwendung konzeptioneller oder theoretischer Ansätze auf einen Untersuchungsgegenstand mündlich und schriftlich darzustellen und sie selbstständig zu bewerten. Sie sollen die Techniken des wissenschaftlichen Diskurses der Informatik beherrschen.</p>		
5	<p><b>Prüfungen</b></p> <p><i>Modulprüfung:</i> Vortrag und schriftliche Ausarbeitung zu Element 2 (benotet) <sup>BOSS-NR. 40391</sup></p> <p><i>Studienleistung:</i></p> <ul style="list-style-type: none"> <li>• im Element 2: <sup>BOSS-NR. -keine-</sup> <ul style="list-style-type: none"> <li>Aktive Teilnahme sowie weitere Leitungen nach Ankündigung des Veranstalters (z.B. Erstellen eines Exposes, Probevorträge</li> </ul> </li> </ul> <p><i>zusätzliche Voraussetzungen für den Modulabschluss:</i></p> <p>(1) im Element 1: <sup>BOSS-NR. 40341</sup> Abschlusstest</p> <p>(2) im Element 1: <sup>BOSS-NR. -keine-</sup> Erfolgreiche Bearbeitung der gestellten Aufgaben</p> <p>Die Studienleistung ist Voraussetzung für die Teilnahme an der Modulprüfung. Die Studienleistung muss in derselben Veranstaltung erworben sein, zu der die Modulprüfung abgelegt wird. Das Modul gilt als bestanden, wenn die Modulprüfung und die zusätzlichen Voraussetzungen für den Modulabschluss erfolgreich absolviert wurden. Die Voraussetzung (2) ist vor der Voraussetzung (1) zu erbringen.</p>		
6	<p><b>Prüfungsformen und -leistungen</b></p> <p><input checked="" type="checkbox"/> Modulprüfung <span style="margin-left: 200px;"><input type="checkbox"/> Teilleistungen</span></p>		
7	<p><b>Teilnahmevoraussetzungen</b></p> <p>Die Teilnahmevoraussetzungen für das Seminar werden vom Veranstalter festgelegt.</p>		
8	<p><b>Modultyp und Verwendbarkeit des Moduls</b></p> <p>Pflichtmodul im Fach Informatik des Lehramtsmasterstudiengangs für Berufskollegs bei Wahl eines anderen Fachs als Elektrotechnik als zweites Fach</p>		
9	<p><b>Modulbeauftragte/r</b></p> <p>Prof. Dr. J.-J. Chen, Dr. K.-H. Temme, Studiendekan/in</p>	<p><b>Zuständige Fakultät</b></p> <p>Informatik</p>	<p>Beschluss Fakultätsrat 16.06.2010 Änderung Fakultätsrat 17.10.2012, 18.03.2015, 23.09.2015, 19.09.2018</p>